

АННОТАЦИЯ К ДИСЦИПЛИНЕ

<b>Название дисциплины</b>	Схемотехника
<b>Направление подготовки (специальность)</b>	09.03.01 Информатика и вычислительная техника
<b>Направленность (профиль/программа/специализация)</b>	Вычислительные машины, комплексы, системы и сети
<b>Место дисциплины</b>	Блок 1. Дисциплины (модули). Часть, формируемая участниками образовательных отношений.
<b>Трудоемкость (з.е. / часы)</b>	3 з.е./108ч.
<b>Цель изучения дисциплины</b>	<b>Целью</b> преподавания дисциплины является получение студентами знаний о принципах построения и использования схемотехники электронных вычислительных машин, приобретение навыков работы с элементами и узлами ЭВМ, освоение принципов проектирования элементов и узлов ЭВМ.
<b>Компетенции, формируемые в результате освоения дисциплины</b>	ПК-1 - Способен выполнять работы и управлять работами по созданию (модификации) и сопровождению ИС, автоматизирующих задачи организационного управления и бизнес-процессы
<b>Содержание дисциплины (основные разделы и темы)</b>	<ul style="list-style-type: none"> <li>- Введение. Предмет курса.</li> <li>- Ключевой режим работы транзистора.</li> <li>- Классификация микросхем</li> <li>- Диодно-резисторные логические схемы.</li> <li>- Классификация потенциальных систем элементов.</li> <li>- Транзисторная логика с непосредственными связями.</li> <li>- Диодно-транзисторные логические схемы.</li> <li>- Транзисторно-транзисторные логические схемы.</li> <li>- Эмиттерно-связанные логические схемы.</li> <li>- Структура транзистора с инжекционным питанием.</li> <li>- Структура транзистора с инжекционным питанием.</li> </ul>
<b>Форма промежуточной аттестации</b>	Зачет (бсем.)